

Donatella Sciuto

Email: donatella.sciuto@polimi.it

Curriculum Vitae

- 2000 - Professore Ordinario di Sistemi di Elaborazione delle Informazioni (ING-INF/05) Politecnico di Milano
- 1992-2000 Professore Associato di Sistemi di Elaborazione delle Informazioni (ING-INF/05) Politecnico di Milano
- 1986-1992 Ricercatore di Sistemi di Elaborazione delle Informazioni (ING-INF/05), Università di Brescia
- 1985-1987 Teaching Assistant e Research Assistant, University of Colorado, Boulder, Department of Electrical Engineering and Computer Science
- 1984-1985 Collaboratore alla ricerca, Dipartimento di Elettronica e Informazione, Politecnico di Milano

Posizioni temporanee

- 2018 - Membro del Consiglio di sorveglianza di Human Technopole
- 2017 - Membro indipendente del Consiglio di Amministrazione di Raiway, in carica dal 28 aprile 2017
- 2017 - Membro indipendente del Consiglio di Amministrazione di Avio, in carica a partire dalla data di efficacia della fusione, 10 aprile 2017
- 2016 -2019 Membro del Consiglio direttivo di ValoreD
- 2015 - 2018 Membro del Consiglio Scientifico della Scuola di Formazione del Sistema di Informazione per la Sicurezza della Repubblica
- 2013 – Membro del Consiglio Superiore della Banca d’Italia e Presidente del Consiglio di Sorveglianza di Milano, Presidente del comitato di revisione interno dal 2016
- 2010 - Prorettore delegato di Ateneo, Politecnico di Milano, dal 2015 Prorettore Vicario.
- 2015 - 2017 Membro del Consiglio di Amministrazione del consorzio interuniversitario Cineca, e membro del Consiglio di Amministrazione della controllata Kion S.p.A
- 2011 - 2016 Membro del Consiglio Scientifico di Fondazione Ansaldo
- 2011 - 2016 Esperto MIUR per la valutazione dei progetti di Ricerca Industriale
- 2005 – 2011 Responsabile della sezione di Computer Science and Engineering del Dipartimento di Elettronica e Informazione, Politecnico di Milano
- 2005 - 2010 Deputy Director of Education, CEFRIEL
- 1989 -2005 Tutor e Mentor per l’area di ricerca Electronic Design Automation e per il programma di Master in Ingegneria, CEFRIEL
- 2000 - Adjunct Professor University of Illinois at Chicago nel programma di Master of Science svolto in collaborazione con il Politecnico di Milano
- 1999-2003 Responsabile del Joint Master of Science Program per il Politecnico di Milano con University of Illinois, Chicago
- 1992-2002 Responsabile dell’area Informatica presso la Libera Università Cattaneo (LIUC), responsabile per tutti i corsi di area Informatica per le Facoltà di Economia e Ingegneria
- 1996-1999 Membro esperto in rappresentanza del Politecnico di Milano per la Camera di Commercio di Milano sul programma di innovazione per le PMI.
- 1994-1999 Consiglio di Amministrazione della Libera Università Carlo Cattaneo.

Formazione

- 1992 Master in Business Administration (Corso Biennale Serale in Economia e Gestione Aziendale), Scuola di Direzione Aziendale, Università Bocconi, Milano, Italy
- 1988 PhD in Electrical and Computer Engineering, University of Colorado, Boulder, CO, USA
- 1984 Laurea in Ingegneria Elettronica, Politecnico di Milano

Attività di ricerca

L’attività di ricerca si è svolta principalmente nell’ambito delle architetture dei sistemi di elaborazione,

considerando sia attività di progettazione hardware sia metodologie per l'automazione del progetto di sistemi embedded, sistemi dedicati composti sia da parti hardware sia da parti software, sia problematiche relative a prestazioni, consumo energetico e sicurezza.

Più recentemente l'attività di ricerca si è anche indirizzata verso le problematiche più applicative, legate all'utilizzo delle tecnologie ICT nell'ambito della realizzazione di smart cities, in cui i sistemi embedded e le reti di sensori rappresentano le componenti infrastrutturali tecnologiche fondamentali e nell'ambito fintech.

Partecipazione a comitati di programma di conferenze internazionali (selezione)

- Awards Chair della conferenza IEEE/ACM Design Automation and Test in Europe 2017-2019
- Technical Program Co-Chair IEEE/ACM Design Automation Conference 2012 -2013
- Track Chair IEEE ICCD 2013, 2014, 2015
- Finance Chair IEEE/ACM DATE 2010-2014
- Co-General Chair IEEE/ACM ESWEEK 2010
- Co-General Chair IEEE/ACM ESWEEK 2009
- General Chair IEEE/ACM Design Automation and Test in Europe 2008
- Vice-General Chair IEEE/ACM Design Automation and Test in Europe in 2007
- Publications Chair IEEE/ACM ESWEEK 2007
- Membro del Comitato esecutivo di IEEE/ACM Design Automation and Test in Europe 1999-2010
- Technical Program Chair IEEE/ACM Design Automation and Test in Europe in 2006
- Vice Technical Program Chair IEEE/ACM Design Automation and Test in Europe in 2005
- Membro del Comitato esecutivo di IEEE International Conference on CAD come European Representative in 2000-2003
- Membro del Program Committee of the IEEE/ACM Design Automation Conference 2000-2003.
- Membro del Program Committee di IEEE Defect and Fault Tolerant Symposium 2003-2013.
- Membro del Program Committee of the IEEE/ACM Design Automation and Test in Europe dal 2003 al 2016.
- Membro del Program Committee of the IEEE CODES+ISSS Conference: 2003-2013
- Membro del Program Committee of the IFIP VLSI-Soc Conference 2005-2012
- Membro del Program Committee of the Forum on Design Languages 2004-2006
- Membro del Program Committee of IEEE CASES Conference 2004
- Membro del Program Committee di ACM/IEEE EMSOFT 2014.
- Membro del Program Committee of the Symposium on Integrated Circuits and Systems Design (SBCCI) 2005-2015
- Membro del Program Committee of the IEEE International Conference on Design & Test of Integrated Systems in Nanoscale Technology (DTIS) 2006-2010
- Membro del Program Committee of IEEE PATMOS the International workshop on Power and Timing Modeling, Optimization and Simulation, 2004-2015
- Membro di SIGDA PhD Forum at DAC Technical Program Committee, 2005-2013
- Membro del Program Committee of the IEEE Great Lakes Symposium 2006-2010 and Track Chair in 2010-2011.
- Membro del comitato di programma di ESTIMEDIA (IEEE) 2010-2015
- Program Chair di IFIP VHDL Users' Forum in Europe 1998 and 1999.
- Program co-chair e membro dello steering committee della conferenza IEEE ISIS 96 e General co-chair di IEEE ISIS 1997.

Attività editoriali

- Associate editor *IEEE Transactions on Computers* dal 2016
- Associate Editor *IEEE Embedded Systems Letters* dal 2009
- Associate Editor del Journal *Design Automation of Embedded Systems*, Kluwer Academic Publishers 2003-2019
- Associate Editor del *Journal of System Architectures*, North Holland fino al 2004
- Associate Editor di *IEEE Transactions on Computers* dal 2003 al 2006.
- Guest Editor di una special issue of IEEE Design&Test of Computers on "Design tools for embedded systems", Volume 17, Issue 2, April-June 2000
- Guest Editor di una special issue di IEEE Transactions on Computer Aided-Design, Volume 26, issue 3

- Guest Editor di una special issue di EURASIP Journal on Embedded Systems, on Reconfigurable Computing and Hardware/Software Codesign, 2008.

Attività di servizio in società scientifiche internazionali

- Membro del Technical Group IFIP 10.5
- Membro del main board of the European Design and Automation Association dal 2005
- Secretary della European Design and Automation Association 2009-2012
- Vice President of Finance in IEEE Council of Electronic Design Automation 2008-2009
- President Elect di IEEE Council of Electronic Design Automation 2010-2011
- Chair del Awards Committee di IEEE Council of Electronic Design Automation 2010-2011
- President IEEE Council of Electronic Design Automation 2012-2013
- Membro del Selection Committee per Editor in Chief IEEE Transactions on Computers 2014, 2018
- Membro del Frederik Philips Award Committee 2011-2013, chair per il periodo 2014-2016
- Chair del IEEE Fellows selection committee del Council of EDA 2012, 2014 e membro della commissione nel 2013.
- Membro del comitato di selezione CEDA/EDAC Kaufmann Award 2015-2018
- Membro del comitato di selezione del EDAA Achievement Award 2016-2019
- Membro del IEEE Fellows Committee 2017, 2018
- Membro dell' IEEE Awards Committee 2015-2016
- Membro del comitato di selezione della IEEE Noyce Medal, 2018

Riconoscimenti e premi

- IEEE Fellow 2011
- Outstanding Contribution Award dalla IEEE Computer Society in 2009
- European Design and Automation Association Fellowship in 2009
- Certificate of Appreciation IEEE Computer Society, 23 October 2006
- Recognition of Service Award for contributions to ACM as Program Chair of DATE 2006.
- Best Paper Award DATE '99 per l'articolo "Symbolic functional vector generation for VHDL specifications" ACM/IEEE DATE '99 – Design, Automation and Test in Europe.
- Best Paper Award at the conference IEEE/ACM Eurodac with EuroVHDL '96 per l'articolo "BDD-based Testability Estimation of VHDL Designs"
- Best Paper Award at the conference IEEE ICCD '98.
- IEEE Award dalla Northern Italy section come miglior studente nel 1984.
- Premio come più giovane laureata al Politecnico di Milano in 1984.

Partecipazione a comitati internazionali di valutazione scientifica

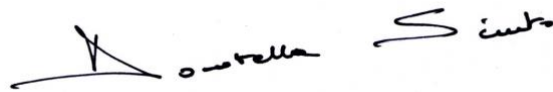
- Partecipazione ai comitati di valutazione di PhD per le University of Queensland, New Zealand, TIMA, Grenoble (France), University of Nice (France), University of Amsterdam (The Netherlands), University of Tampere (Finland), EPFL (Svizzera)
- Membro del Consiglio della scuola di dottorato in Ingegneria dell'Informazione, Politecnico di Milano, 2010-2015
- Membro del comitato di valutazione dei progetti di ricerca del Canadian National Science Foundation, del New Zealand National Research program, del Belgian Research program e del Swedish Council of Research.
- Partecipazione al comitato di promozione per Professori Universitari nella Università Francese Université de la Bretagne du Sud nel 2011.
- Partecipazione come Membro di AERES, l'Agenzia del Governo Francese per la valutazione del sistema universitario nel 2010
- Partecipazione al comitato di selezione per Professore Associato al KTH Stockholm
- Partecipazione al comitato di valutazione della promozione per Full Professor alla University of California, San Diego 2011
- Membro del board di valutazione per promozione a professore associato, Purdue University 2012

- Membro del board di valutazione per promozione a professore ordinario presso la University of Michigan, 2014
- Membro nominato dal MIUR per la selezione del presidente dell'Agenzia Spaziale Italiana 2014
- Membro della commissione ASN per i ricorsi 2017-2019

Pubblicazioni scientifiche

E' coautore di più di 100 articoli scientifici a riviste internazionali, 20 capitoli di libri di ricerca internazionali e più di 300 articoli a conferenze internazionali, E' coautore di 4 brevetti internazionali nell'area delle architetture di processore con ST Microelectronics. E' inoltre coautore di diverse pubblicazioni didattiche nell'area informatica. E' stata responsabile di diversi progetti europei.

In fede,

A handwritten signature in black ink, consisting of a stylized initial 'A' followed by the name 'Antonella Sisti' written in a cursive script.